

PROGRAMMAZIONE INDIVIDUALE DEL DOCENTE

ANNO SCOLASTICO 2025/2026

CLASSE 3

SEZIONE U

CORSO Informatica e Telecomunicazioni

DOCENTE	MATERIA
Nicola Benenati Stefania Cherchi (ITP)	Sistemi e Reti

Considerazioni di carattere generale sulla classe o situazione di partenza

Gli studenti dimostrano tutti interesse e partecipano attivamente alle lezioni. Non è stato necessario fare un test d'ingresso in quanto la materia non è stata affrontata durante il primo biennio. Il livello di predisposizione all'apprendimento della materia si considera medio-alto.

Da un punto di vista disciplinare, si può dire che tutti gli studenti hanno mostrato un comportamento adeguato e rispettoso.

Obiettivi formativi

- X Si assumono integralmente quelli indicati nel PTOF e quelli eventualmente indicati in fase di programmazione annuale dai docenti di materia e si rimanda alla relativa documentazione.

Obiettivi specifici della disciplina

- ✓ Saper riconoscere il ruolo dei sistemi e degli automi, saperli classificare e rappresentare tramite un modello, saper comporre le tabelle di transizione e di trasformazione;
- ✓ Saper connettere i principali componenti della motherboard e conoscere le principali tecniche che migliorano le prestazioni dei computer;
- ✓ Saper scrivere programmi in Assembly
- ✓ Saper classificare le reti in base alla topologia e all'uso dei mezzi trasmissivi.

Criteri di valutazione	
Livello di partenza Evoluzione del processo di apprendimento Conoscenze acquisite Competenze raggiunte Abilità/capacità Rielaborazione personale	frequenza /puntualità impegno interesse/partecipazione all'attività didattica rispetto delle scadenze

Metodologia didattica	Tipologia di verifica		
Lezione frontale Lezione partecipata Lavoro di gruppo Lettura e analisi di testi Esercitazioni guidate Appunti di approfondimento Mappe concettuali Problem solving Simulazioni	Orale Domande dal posto Interrogazione	Scritta Strutturata Semistrutturata Esercizi	Pratica Verifica laboratoriale

Modalità di recupero

Le attività di recupero saranno predisposte nei mesi di Febbraio e Maggio. Si prevede anche un lavoro autonomo dello studente con studio personale.

Libri di testo (autore-titolo-casa editrice)

Anelli, Macchi, Angiani.

Gateway1.

Dea Scuola, Petrini.

Strumenti didattici:

Materiale iconografico Audiovisivi Supporti informatici Lavagna luminosa	Simulatore EMU8086 Notepad++ Arduino IDE
---	--

CONTENUTI DISCIPLINARI

MATERIA: Sistemi e Reti **Monte ore settimanale: 4 (2 teoria + 2 pratica)**

Tempi	Contenuti	Verifiche
Settembre-Ottobre	Il modello di Von Neumann, la CPU, il processore 8086 <i>LAB: Linguaggio assembly, assegnamento e definizione di variabili. Le operazioni ADD, SUB, MUL, DIV.</i>	1
Ottobre-Novembre	Memorie centrale. Le periferiche. <i>LAB: Linguaggio assembly, assegnamento e definizione di variabili. Le operazioni ADD, SUB, MUL, DIV.</i>	1
Dicembre	Le periferiche. Tecnologie di realizzazione dei chip RAM. <i>LAB: Linguaggio Assembly, la struttura condizionale e le iterazioni, esercitazioni.</i>	1
Gennaio	Le componenti del PC; i chipset NorthBridge e SouthBridge; le interfacce Il BIOS. <i>LAB: Esercitazioni con Arduino.</i>	1
Febbraio	Introduzione al Networking. <i>LAB: Esercitazioni con Arduino.</i> Recuperi.	1
Marzo	Trasferimento dell'informazione. Architettura ISO/OSI e TCP/IP <i>LAB: Esercitazioni con Arduino.</i>	1
Aprile	Trasferimento dell'informazione. Architettura ISO/OSI e TCP/IP <i>LAB: Esercitazioni con Arduino.</i>	1
Maggio	Trasferimento dell'informazione. Architettura ISO/OSI e TCP/IP <i>LAB: Esercitazioni con Arduino.</i>	1
Giugno	Recuperi.	

Cagliari, 29/10/2025

I Docenti: Nicola Benenati, Stefania Cherchi(ITP)